

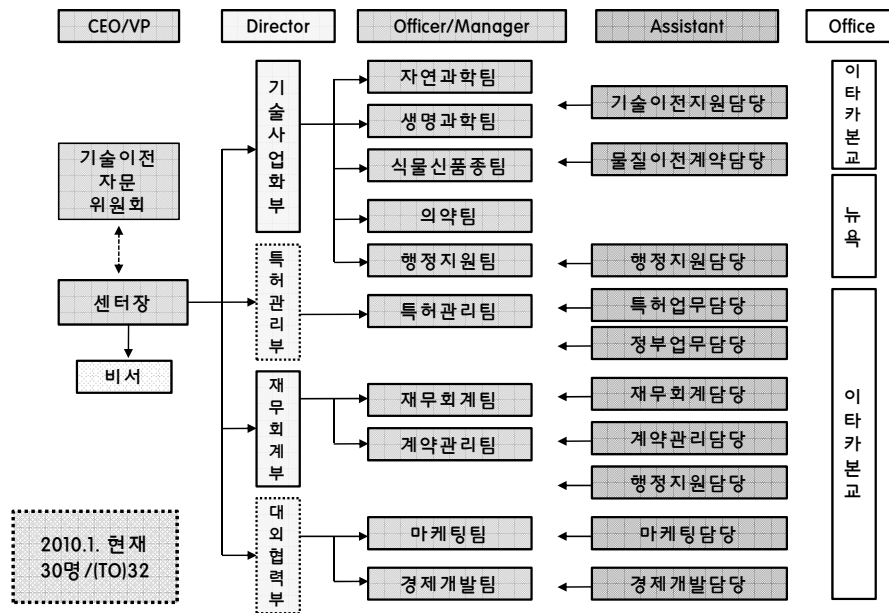
코넬대학의 기술이전 실무 프로세스

2010. 1. 28

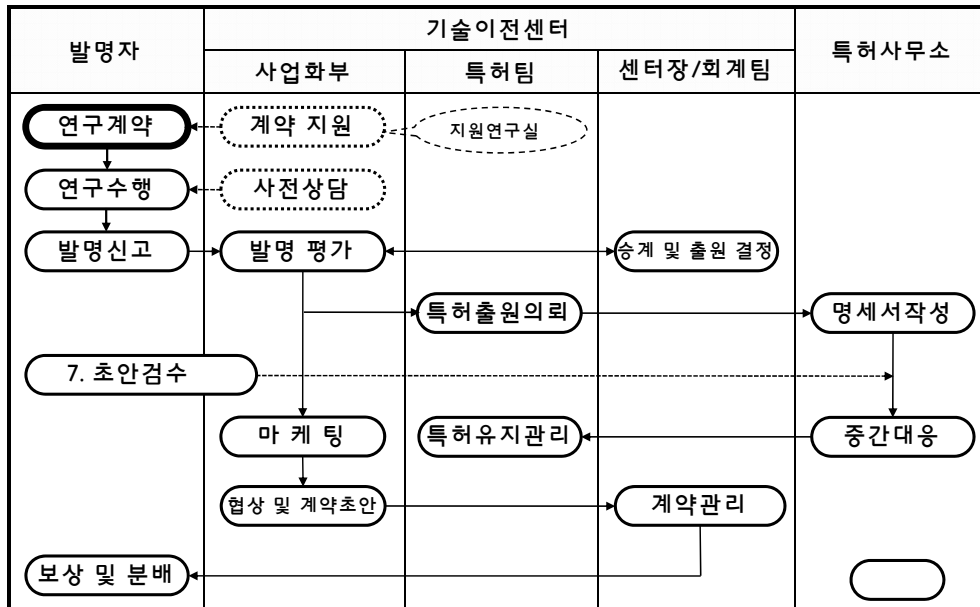
유 완 식

코넬대학교 연구원
5T특허사무소 대표변리사

기술이전센터 조직도



기술이전 전체 프로세스



연구계약

■ 2008년 사용 연구비 규모

- 약 6억6천8백만\$
- 약 80%는 연방정부 관련 / 약 20% 민간기업

■ 연구계약

- 미국도 연구자가 직접 연구계약서를 작성하기에는 어려움이 있음
- 연구지원부서에서 연구계약 지원
- 표준계약서 - 코넬의 정책과 관례를 반영

■ 표준 연구계약서 주요 내용

☞ 유형적 재산의 귀속

- 연구를 수행하는 과정에서 구입, 제조한 모든 장비 (시작품 포함)
- 원칙적으로 대학이 소유

연구계약

☞ 지식재산의 소유

- 누가 착상하고, 구체화하였는가에 따라 결정
 - 대학단독, 기업단독, 공동소유
- 각자의 지식재산이라도 반드시 상대방에게 서면신고
- 지원기관은 일정기간 우선협상권 (통상 통지일로부터 6개월 정도)
- 대학은 교육, 연구 및 임상실험 목적으로 사용하거나, 사용권을 제공할 수 있음

☞ 연구성과의 발표

- 연구결과는 대학의 정책 및 자유재량에 따라 발표
- 지원기관의 기밀정보나 지식재산 등의 보호를 위하여 발표예정일 30일 이전에 자료를 지원기관에 제출
- 지원기관은 추가로 최대 30일 이내의 범위 내에서 발표를 연기 요청
- ※ 어떠한 경우에도 학생의 졸업/학위논문은 발표의 연기 불가

연구계약

☞ 책임과 보험

- 연구수행 중 발생할 수 있는 불미한 사건에 대한 책임소재 규정
- 대학은 직원 등을 보호할 수 있는 충분한 책임보험에 가입
- 연구결과가 타인의 특허를 침해하지 않는다 보증 등은 하지 않음

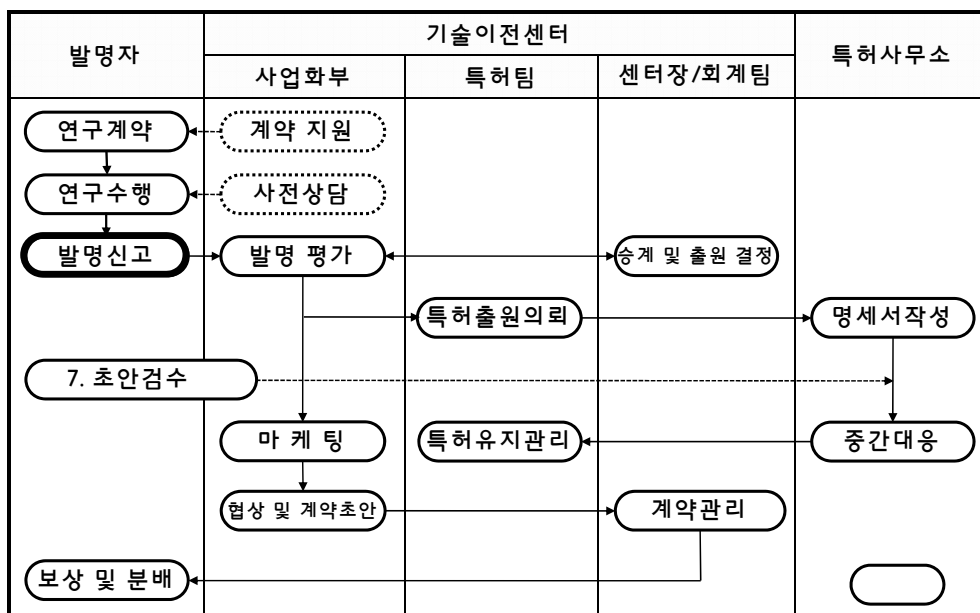
☞ 기타

- 용어의 정의 : 계약서에서 사용하고 있는 용어를 정의
- 연구책임자 : 연구책임자의 책임과 변경 등
- 연구비 : 지급의무 및 지급방법 (통상 3번에 나누어 지급)
- 상호의 사용
 - 상대방 서면동의 없이는 계약의 내용, 상대방의 이름, 상대방 직원의 이름을 공개하거나 광고 또는 뉴스발표에 사용할 수 없음

연구계약

- 연구결과의 보고 : 연구계약기간 종료일로부터 90일 이내에 제출
- 대학과 지원기관과의 법률관계 : 독립 계약당사자
 - 대학은 지원기관의 지배를 받지 않으며,
 - 반대로 지원기관의 고용인에게 주어지는 혜택도 없음
- 불가항력(Force Majeure)
- 기타 : 관할 법원 등
- 계약의 해지
 - 언제라도 60일 이전에만 서면으로 해지를 통지하면 가능

기술이전 프로세스



발명신고

■ 직무발명

- 대학의 임용을 받고 대학에서 부여받은 임무를 수행하는 과정에서 대학의 자원을 이용하여 얻어진 모든 발명 및 관련 재산권
- 대학 또는 그 지정인에게 양도

■ 『발명 및 관련재산권 확인서』 서명

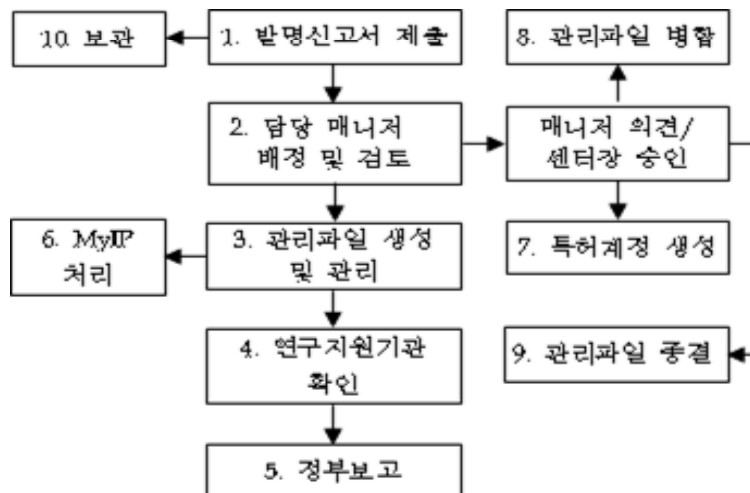
- 모든 발명 또는 발견이 창출되면 대학에 신고 하겠다는 서약서
- 학부학생을 제외한 거의 모든 사람이 서명

■ 발명신고 대상

- 발명, 신제품, 식물, 연구물질
- 상표, 저작권 등
- 저작권은 공식활동에 의한 것인 경우

발명신고

■ 발명신고 처리 절차



발명신고

☞ 발명신고서 제출

- 발명을 쉽게 이해하고 실시할 수 있도록 작성
- 제출방법 : 캠퍼스 우편, 이메일, 팩스, 직접

☞ 담당 매니저 배정 및 검토

- 특허관리팀장이 가장 적절하다고 판단되는 매니저에게 배정
- 특정 교수의 경우는 지정된 담당자 배정
- 매니저 당 연간 약 20~30건의 새로운 발명신고를 처리

☞ 관리파일(Docket)의 생성 및 관리

- 데이터베이스 상에 관리파일을 생성하고 관리 시작
- 담당자는 발명자들이 MyIP에 로그인할 수 있도록 통지
- 데이터베이스가 일정 등 자동 통지

발명신고

The screenshot displays the 'KSS TechTracS' software interface for managing patent cases. The main window title is 'Technology - 4210 of 4751 [4751] "Case No.: 4187"'. The interface is divided into several sections:

- General Information:** Title: Surface Functionalized Carbogenic Quantum Dots; Internal No.: 4187; External No.: EN; IP Type: Invention; Date Conceived: 02/15/2007; Public Disclosure: 00/00/00; US Bar Date: 00/00/00.
- Status:** Prepared: Executed Disclosure Form; Submitted for Review: 06/26/2007; Disclosure Approved (Received): 00/00/00; Technology: Unlicensed.
- Deadlines:** Next Deadline: 00/00/00; Next Event: 00/00/00.
- Inventors:** A table with columns for Name, Company, Lead In., and Contribution Percent. One inventor is listed: Giovanni P. Gamella, Cornell University / Cell, with a contribution of 100%.
- Events:** A section indicating 4 records.

At the bottom of the interface, there is a footer with the text: 'KSS TechTracS® Ver. 09.01.01 09/15 14/07/2009 359 mins to logout'.

관리파일 예시

발명신고

☞ 정부보고

- 정부로부터 연구비 지원 받은 경우 - iEdison 프로그램 이용
- 보고기간 - 발명신고 접수일로부터 2개월 이내
- 발명보유 여부결정 - 발명신고일로부터 2년 이내
- 총 4년 이내에는 1년 또는 2년의 기간연장 가능

☞ MyIP 처리

- 발명자에게 편의 제공, 업무 투명성 제고
- 발명자가 자신의 발명에 대한 특허 및 기술이전 활동 진행 파악 가능
- 발명자는 코넬의 아이디를 이용하여 MyIP 에 접근
- AUTM과 외부 매체에서도 소개됨

발명신고

The screenshot displays the MyIP Inventor Portal interface. On the left, there is a login section for returning users with fields for Username and Password, and a 'Log In' button. The main content area shows 'MyIP :: Site Administration Tools' for invention D3323: Acoustic Telemetry System and Apparatus for Positioning Tracking. It includes navigation tabs for Patenting Activity, Licenses, Marketing, Supporting Files, and View on CCTEC Site. The Marketing Status is 'Actively marketing'. A table lists company names and their marketing status:

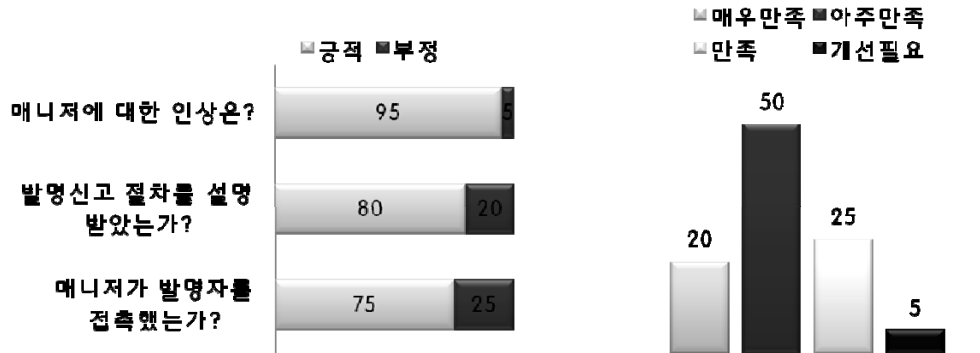
Company Name	Status
Innovative ReTechnologies International, Inc.	Agreement (all types) terminated or expired
Riteonik, Inc.	License executed

At the bottom, a note states: 'Note: marketing data before April, 2008 will contain only partial details of marketing activity. This display of marketing activity around your invention represents CCTEC's efforts to provide greater transparency and better service to our inventors. We're working hard to improve our product. If that seems incorrect, please contact cctecconnect@cornell.edu.'

발명신고

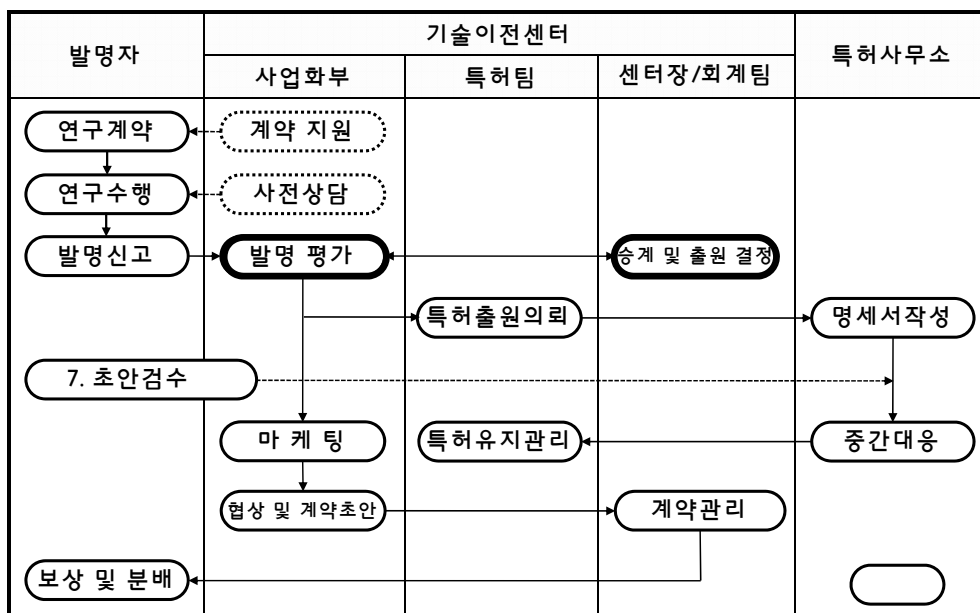
■ 발명자 설문조사

• 발명신고 후 2개월이 지나면 서비스에 대한 발명자 설문조사 실시



2007~2008 조사결과

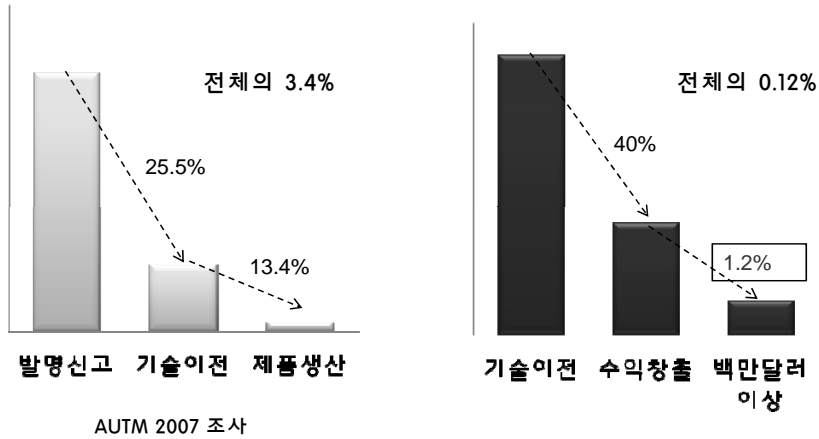
기술이전 프로세스



발명의 평가 및 승계

■ 발명의 평가

- 기술이전에 있어서 가장 중요한 업무 중의 하나
- 그러나 결코 쉽지 않은 작업



17

발명의 평가 및 승계

■ 발명의 평가 절차

- ☞ 발명의 검토 : 매니저
- ☞ 선행기술조사
 - 매니저 또는 기술이전 지원담당
 - 선행기술이 발견되면 더 이상의 평가에서 제외
- ☞ 상업성 및 시장성 평가
 - 평가시 고려사항, 기술잡지, 기술동향, 인터넷 등 주변 정보 활용
 - 평가는 매니저의 경험, 지식, 직관에 의함
 - 특정한 프로그램이나 평가표를 사용 하지는 않음
 - 평가를 완료하면 2~3 페이지 분량의 평가보고서를

18

발명의 평가 및 승계

※ 평가보고서

- 작성 후 센터장에게 보고
- 발명자에게 보여주지는 않음(대외비)
- 내용

- | | |
|----------------|-------------------|
| - 관리파일 번호 | - 발명신고일 |
| - 발명의 명칭 | - 발명자 |
| - 연구비 지원기관 | - 연구비 지원기관에 대한 의무 |
| - 발명의 요약 | - 기술적 배경 |
| - 시장성 및 상업성 여부 | - 특허출원 필요성 여부 |
| - 기타 참고사항 | |

발명의 평가 및 승계

☞ 직무발명의 여부 평가

- 매 건에 대해 일일이 평가하지는 않음
- 정부지원연구가 대부분 – 일단 직무발명으로 간주
- 발명자가 이의제기 가능 - 직무발명이 아니라고 생각하는 경우

※ 직무발명을 개인이 소유한 경우의 처리

- 처벌에 대한 특별한 규정은 없음
- 「발명 및 관련재산권 확인서」에 서명한 서약 위반
- 정부재산을 훔친 것이므로 형사처벌 대상
- 블랙 리스트 : 더 이상 정부연구비 수혜 불가
- 분쟁발생시는 소송으로 가는 경우가 많음

발명의 평가 및 승계

☞ 특허출원 여부 결정

- 선행기술조사 결과, 상업성 여부, 기술이전 가능성 여부에 따라 결정
- 코넬의 경우 대략 60~65% 만이 특허로서 출원
- 특허는 대부분 가출원(Provisional)부터 시작

※ 승계여부에 따른 발명의 취급

- 대학이 특허출원한 경우 : 대학이 권리 보유
- 대학이 특허출원하지 않은 경우
 - 정부지원 연구결과 : 정부에 반환
 - 그 외 연구결과 : 기술이전센터에서 보관
 - 어느 경우에도 당연히 발명자에게 돌려주지는 않음

발명의 평가 및 승계

※ 발명자의 Waiver 신청

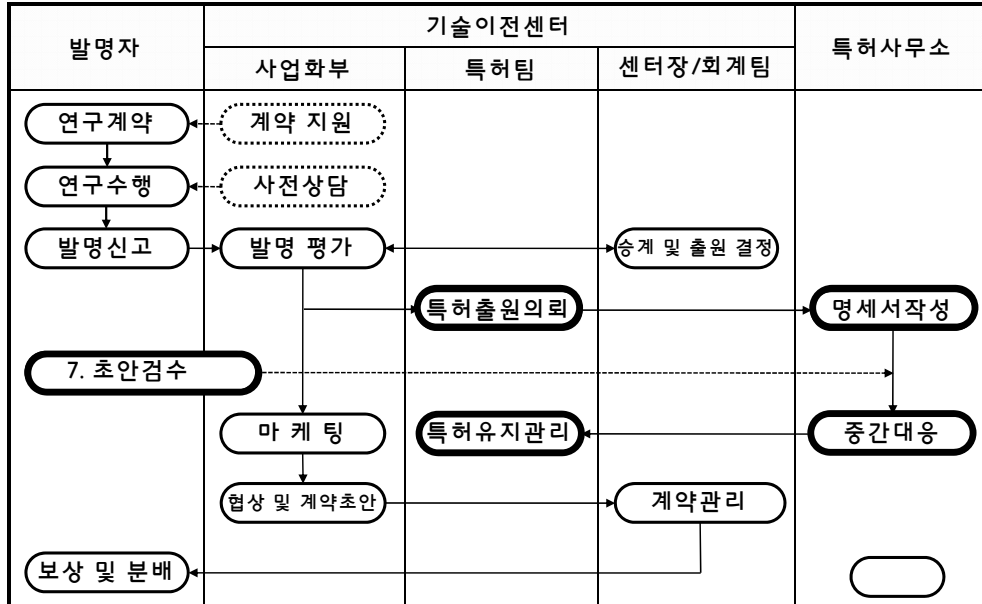
- 정부지원이 아니고 코넬이 1년 이상 상업화할 의향이 없는 경우
- 발명자는 자기 발명에 대해 Waiver 신청 가능(실적, 실시 목적)
- 대학은 특별한 제약이 없으면 합리적으로 고려
- Waiver 결정에 대한 불복은 연구처장이 최종결정

※ 발명자에게 돌려주는 경우: MOU 체결

- 권리는 대학이 보유
- 특허비용 및 유지의무는 발명자가 부담
- 대학이 기술이전하여 수익이 발생한 경우
 - 발명자에게 특허비용 우선변제 후 규정에 따라 분배

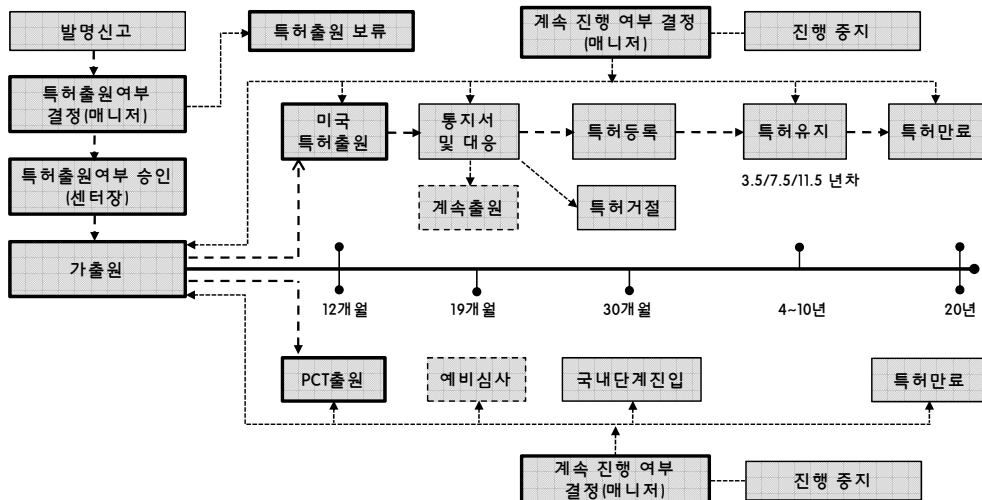
※ 발명자가 실시권을 허여 받은 경우: 가치의 10%를 대학에 분배

기술이전 프로세스



특허출원 및 관리

■ 특허출원 및 관리 절차



특허출원 및 관리

☞ 특허출원 의뢰

- 매니저가 결정하고 센터장의 승인을 받아 특허관리팀을 통해 의뢰

※ 특허출원 형식 (코넬의 경우)

• Manuscript Provisional

- 긴급 출원의 경우- 신고된 자료에 출원형식만 갖추어 출원
- 출원비용 저렴 (정액제: 약 300~700\$)

• Manuscript Plus Provisional

- Manuscript Provisional 보다 질적인 면에 신경을 쓴 출원형식
- 변리사가 발명의 내용을 검토하고, 필요한 경우 보완
- 몇 개의 핵심 특허청구범위를 작성 (정액제: 약 600~1,500\$)

특허출원 및 관리

• Full Provisional

- 통상의 정규출원처럼 준비되는 가출원
- 변리사가 명세서 작성하며, 선행기술조사를 실시
- 수입료가 Time charge
- 선행기술조사비용 : 약 1,000~2,000\$

• Non-provisional 및 해외출원

- 변리사가 명세서 작성하며, 선행기술조사를 실시
- 영향을 미칠만한 선행기술이 발견되면 어떤 것이라도 보고
- 변리사에게 특허가능 의견을 요구하거나 특허 거절책임을 묻지는
않음
- 비용 : 약 2만~7만\$

특허출원 및 관리

변리사 선정

- 변리사는 매니저가 전문분야, 수입료, 업무능력 등을 고려하여 선정
- **승인변리사명단** : 기술이전센터와 협약을 맺고 거래하는 변리사명단
 - 승인변리사 명단은 해마다 10% 내외에서 업데이트

특허사무소의 업무처리

- 기술이전센터에서 보내온 자료를 근거로 명세서 작성
 - 자료가 부족할 경우에는 자료요청 또는 발명자 면담
- 기술이전센터는 특허사무소에 「출원절차 가이드라인」을 제공
 - 원활한 출원 관리를 위하여
 - 보고방법, 확인사항, 위임장 등 처리, 기간연장, 특허출원 및 정정,
 - 출원현황 보고 및 비용청구 등 필요한 사항을 포함

27

특허출원 및 관리

가출원과 PCT출원의 변경

- 가출원 후 1년이 되기 전에 정규출원으로 전환
 - 상업성, 기술이전 가능성이 있는 출원
 - 현재는 PCT출원으로 전환하는 것을 원칙
 - 가출원이 전환되는 비율은 대략 60~70% 정도
- PCT출원은 30개월이 되기 전에 국내단계진입
 - 상업성, 이전 가능성이 있는 출원
 - PCT출원의 국내단계진입 비율은 그다지 높지 않음

특허 연차료 관리

- Computer Packages Inc. (CPI)라는 연차관리 전문회사를 지정하여 관리

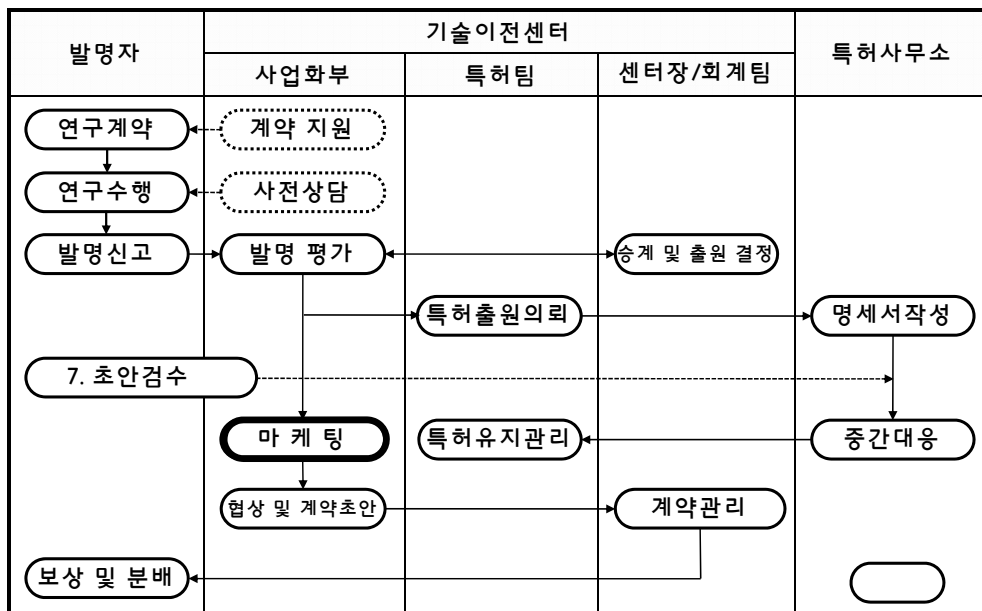
28

특허출원 및 관리

특허유지

- 등록유지료는 등록 후 3.5년, 7.5년, 11.5년이 되는 때에 납부
- 등록유지 여부는 매니저가 결정
 - 상업성, 이전 가능성이 없는 특허는 포기
- 센터장의 승인 사항
 - 이전되지 않은 특허를 유지
 - 특허 포기

기술이전 프로세스



마케팅

■ 기술이전센터의 브랜드 표준화

- 고객에게 일관된 모습과 긍정적인 이미지를 부각
- 로고와 캐치프레이즈 관리
- 모든 통신문, 마케팅 자료, 이메일, 초청장, 웹사이트 등에 항상 사용



마케팅

■ 기술이전센터 주관 행사

- S&S
- IP&P
- Startup Boot Camp
- Venture Forum



마케팅

■ 기술 마케팅

☞ 기술소개 요약서 (Technology Brief) 작성

- 매니저가 작성 또는 기술이전담당자가 작성 후 매니저가 수정
- 이메일을 이용하여 이전 가능기업에 발송
 - 10~12개 정도 기업 (5% 정도의 응답률)

※ 기술소개 요약서 내용

- 발명의 명칭
- 기술개요
- 기술의 특징적인 장점
- 발명자 정보
- 참고자료
- 관리파일 번호
- 코넬 신기술 설명
- 사업화 가능분야
- 특허정보
- 담당 매니저의 연락처

마케팅

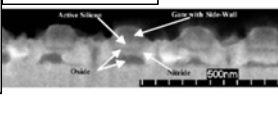
NONCONFIDENTIAL TECHNOLOGY BRIEF
Scalable CMOS SOC Compatible Dual Non-Volatile Memory / Transistor
(D-3139)

Description: Researchers at Cornell University have developed a new structure non-volatile memory that doubles as both a transistor and a scalable memory cell. The new structure allows a single current to serve as both a memory cell and a transistor simultaneously simply by operating in a different bias voltage range. This new structure allows for a non-volatile memory. Cornell's new structure will enable non-volatile memory cells from a current smallest size of 90 nm to as small as 10 nm in size.

Cornell's New Technology: Cornell University researchers led by Professor Sandip Tiwari have developed a new non-volatile memory cell structure. The new structure consists of a trapping layer forming a stack of insulating films similar to that of SONOS that is placed on the back of a thin silicon channel. In concept, this is similar to the structure of back floating gates. Coupling the silicon channel to the trapping layer allows the memory function from the front gate transistor operation allows efficient scaling of the front gate without compromising the memory characteristics of the device that is formed by the back insulating films stack.

The front floating gate memories, where the threshold voltage shift is due to the shielding of the front gate field by the charges in the floating gate, in the backside trapping device, the threshold voltage is controlled by the charge dependent potential of the back films stack, like the substrate bias effect in SOI (silicon-on-insulator) transistors. The maximum threshold voltage shift in these structures is therefore determined by the silicon band gap, 1.1 V.

The figure on the right (below) shows the basic structure of the Cornell device while the figure on the left (below) is a micrograph of an actual device. As can be seen, the device consists of a thin silicon layer with an underlying charge trapping region (oxide-nitride-oxide) on a doped substrate. The transistor on the top of the cell can be fabricated using standard CMOS techniques with nitrided lithography (optical and electron beam).



Competitive Advantage: Cornell's new design has several important advantages:

- It can be scaled from 90 nm down to 10 nm in size, enabling for smaller non-volatile memories than can be produced with other designs.
- It can operate as both a non-volatile memory cell (at voltages between 5 and 10 V) and a transistor (at voltages less than 2V), allowing the production of combined memory-logic.
- The memory has a low programming voltage (5V rather than 15V), and is therefore more compatible with the CMOS programming circuitry.
- It is manufactured using CMOS-compatible techniques, allowing non-volatile memory cells to be manufactured concurrently and intermixed with logic circuits.

Opportunities: Cornell's new design creates the following opportunities:

- Significant higher density non-volatile memory devices. Cornell's approach will allow the production of smaller memory cells.
- A new logic device. Because Cornell's circuit can operate as both non-volatile memory cell and a transistor, traditional FPGAs and CPLDs in which any transistor on the device can also function as a non-volatile memory cell are now possible.
- Mixed circuit. Cornell non-volatile memory cells operate at CMOS compatible voltages and are manufactured using the same process steps as logic transistors which allows logic circuits and non-volatile memory cells to be mixed throughout a chip.
- A new wafer design. Cornell's innovation includes a new wafer design to enable its non-volatile memory by including a unique charge trapping oxide layer and open new product possibilities.

Inventor: Sandip Tiwari, Professor of Electrical and Computer Engineering

Patent Information: US Patent 7,057,253; European Patent 1,812,310; Japanese Patent 2005-268467; (1236 KOLNP-2005); European Patent 1,812,310; Japanese Patent 2005-268467.

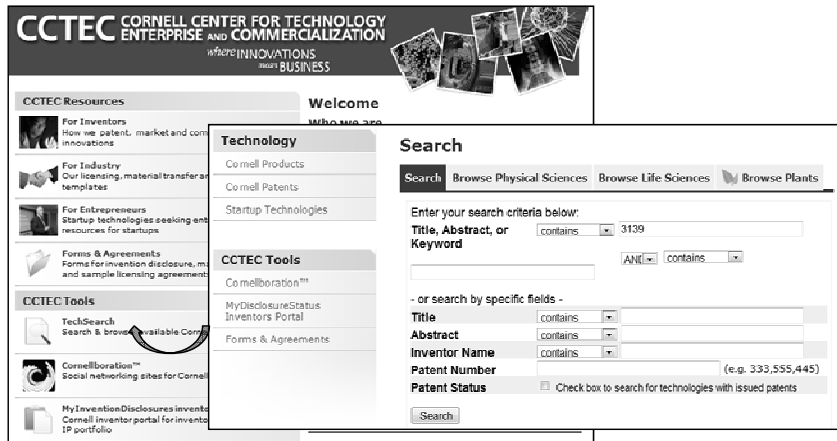
Publications: H. Silva, M. K. Kim, C. W. Kim and S. Tiwari, "Sealed Front and Back-Side Trapping SONOS Memories," *IEEE Trans. Electron Devices*, vol. 51, no. 1, pp. 100-105, Jan. 2004.
H. Silva and S. Tiwari, "Back-side storage non-volatile memories: ultra-thin silicon single crystal silicon layers with complex thin films structure underneath", *MRS Fall 2004 Proceedings* (2004).
H. Silva and S. Tiwari, "A nano-scale memory and transistor based on back-side trapping", *IEEE Transactions on Nanotechnology*, v. 3, no. 2, p. 264 - 269 (2004).

For More Information: Source Technology Commercialization & Liaison Officer
Phone: (607) 254-2330
Email: stc@cornell.edu

마케팅

■ 웹사이트를 이용한 홍보

- 기술이전센터 홈페이지에 기술소개
- 검색기능 및 기술요약 내용 제공



35

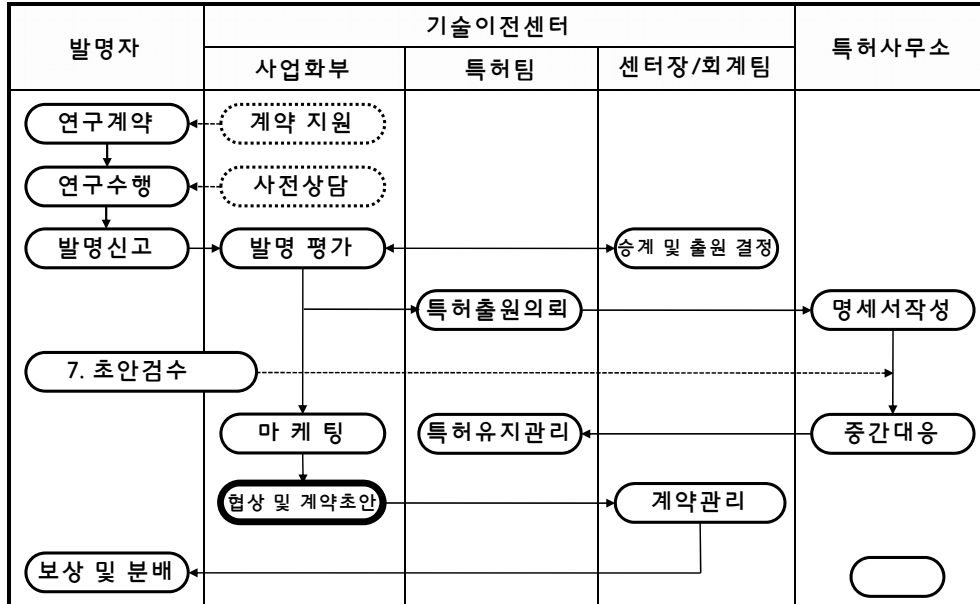
마케팅

■ 전화 또는 면담을 통한 홍보

- 매니저가 개인적인 네트워크를 이용하여 잠재고객 접촉
- 대학의 기술에 관심을 가지고 있는 투자자 등이 센터를 직접 방문

36

기술이전 프로세스



37

협상 및 계약서 작성

■ 협상

- 필요한 경우 비밀유지계약 체결
 - 모든 경우에 대해 하지는 않음
- 협상은 매니저가 (주로 혼자 참석)
 - 상대방 : 소기업은 CEO, 중견기업은 CEO/부사장급, 대기업은 이사급
- 주요의제 : 상업화 의지 파악, 기술료 결정, 지급방법, 특허비용부담 등
 - 표준 기술이전계약서 내용을 기준으로 협상
- 협상은 보통은 2~3회, 기간은 길게는 수개월
- 협상이 완료되면 매니저가 계약서초안을 완성

38

협상 및 계약서 작성

※ 실시료 결정방법

- 코넬 희망 실시료 결정
 - 예상시장규모, 제품에서 기술의 기여율 등으로 고려
 - 실시료 비율은 통상 25%를 적용 (개발자, 생산자, 판매자, 투자자)
- 실시권자에게 희망 실시료 제시
- 실시권자의 의견 청취
- 실시권자의 주장에 대한 근거가 타당하면 의견 수렴
- 실시료 결정시는 실시료가 이전의 걸림돌이 되지 않도록 노력

39

협상 및 계약서 작성

■ 표준 기술이전계약서의 주요 내용

☞ 실시권의 허여

- 통상실시권을 원칙, 기술에 따라서는 전용실시권 허여
- 미국의 경우: 전용 43%, 통상 57% (2007 AUTM 조사)

☞ 실시료의 종류

- 계약금(License Issue Fee) : 계약의 체결과 동시
- 계약유지료(License Maintenance Fees) : 계약발효 후 1년이 되는 날부터
제품을 판매하기 시작한 날까지 1년마다(특히 휴면화 방지)
- 단계별실시료(Milestone payments) : 주로 의약기술 관련의 경우
- 경상실시료 : 순매출에 대한 소정의 비율

40

협상 및 계약서 작성

☞ 특허비용

- 실시권자가 부담 (통상실시권의 경우도)

☞ 보증 및 면책

- 기술이전계약시에 특허나 기술을 있는 그대로를 제공
- 다음의 사항은 보증하지 않음
 - 제품의 수요 보증
 - 특허의 유효성 또는 권리범위에 관한 보증
 - 제3자의 특허를 침해하고 있지 않거나 하지 않을 것이라는 보증
 - 협의된 사항을 제외하고는 제3자에 대해 소송을 제기할 의무
 - 허여된 특허를 제외한 다른 특허에 대한 실시권 허여 의무
 - 노하우를 제공할 의무 및 기술을 개량할 의무

협상 및 계약서 작성

- 실시권자는 어떤 경우(소송, 손해, 비용 등)에 대해서도 대학 및 관련자를 반드시 면책 및 보호
 - 이를 위해 실시권자는 의무적으로 자신의 비용으로 보험에 가입

☞ 특허침해

- 대학이라는 점을 감안하여 가능하면 소송이 아닌 방법으로 해결 노력
- 법적인 조치를 취해야 할 상황이 발생할 경우
 - 코넬 또는 실시권자가 자신의 비용으로 소송 제기

☞ 보고

- 제품개발경과 : 계약발효일 6개월 후부터 매 6개월 마다
- 실시료 보고 : 매 분기마다

협상 및 계약서 작성

☞ 명칭 및 상표의 사용

- 실시권자는 서면동의 없이 코넬 명칭을 광고, 판촉활동에 사용 못함
- 제3자에게 인정하거나 언론에 발표할 수 있는 범위
 - 기술이전계약의 존재, 실시권의 허용범위

☞ 감사

- 코넬은 자기 비용으로 실시권과 관련한 기록에 대해 감사 가능
- 감사결과 5% 이상 부족하게 보고하거나 비용을 덜 지불한 경우
 - 실시권자가 부족분, 연10%의 이자, 감사비용 부담
- 5%를 넘지 않은 경우
 - 차액만 지불, 이자와 감사비용은 면제

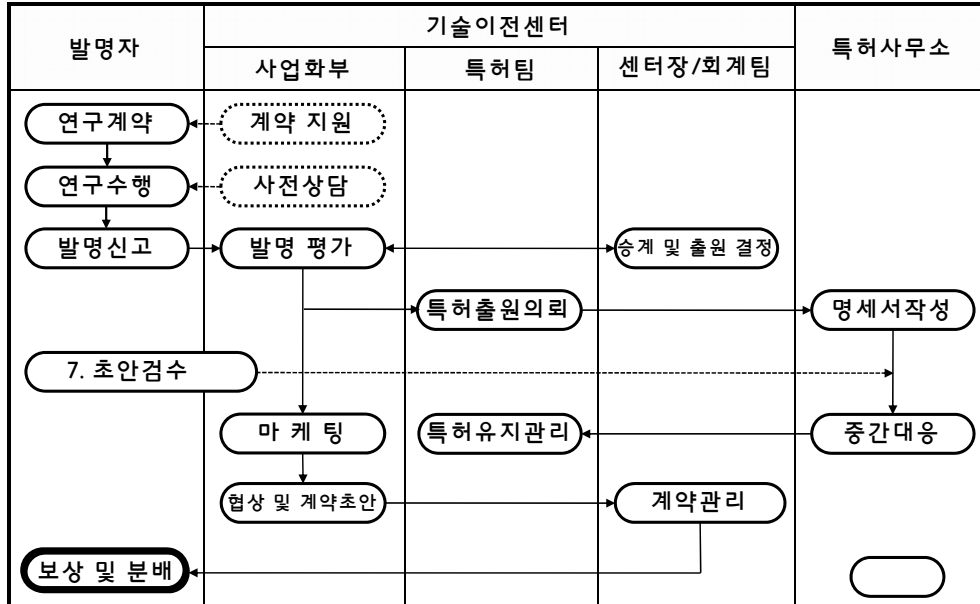
협상 및 계약서 작성

■ 평가 및 옵션 계약

- 일정기간 기술을 실시해 본 후 본 계약으로 진입하기 위한 계약
- 옵션료 및 기간
 - 옵션료는 대개 1~2만 달러 정도
 - 옵션기간은 통상 6개월 정도
 - 실시권자는 특허관련 비용 지불 의무
- 옵션의 행사
 - 옵션계약을 체결한 후 정식계약을 체결하는 비율은 대략 50% 정도

■ 의향서

기술이전 프로세스



45

보상

■ 보상 기준

- 총수입(Gross)이 아니라 순수입(Net Revenue) 기준
- 발명자는 약정되어 있지 않으면 균등 분배

■ 보상 비율

대상	비율	비고	
발명자	1/3	발명자가 여러 명인 경우는 균등분배	
소속 부서	1/3	60%	발명자 연구비 계정, 발명자 소속학과, 대학원, 센터 소속대학
		40%	대학교: 연구지원 목적
기술이전센터	1/3	기술이전 비용 총당	

46

기술이전센터의 일상

47

기술이전센터의 일상

■ 기술이전센터의 하루

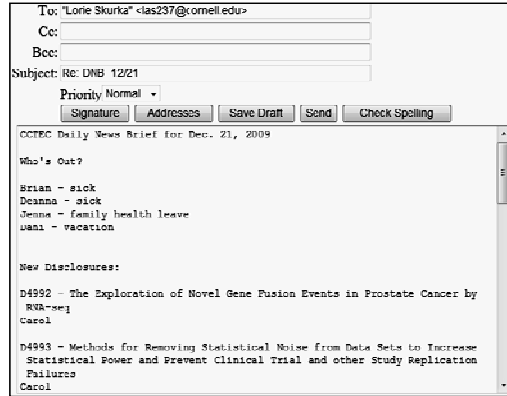
- 오전 8시 ~ 9시 출근
- 오후 4시 ~ 5시 퇴근 (8시간 근무)
- 입구 안내대에 비치되어 있는
근태기록부에 출입시간, 행선지 기록
- 휴가, 결근자
 - 미리 센터장 비서에게 통지
- 개인휴가
 - 일반휴가 : 연간 15일에서 20일
 - 병가 : 연간 12일 정도



48

기술이전센터의 일상

- 매일 오전 - 직원들의 행선지를 알리는 이메일 전송
- 매주 월요일 - 한 주간 신고된 발명 발명목록과 담당 매니저를 공지



- 모든 업무와 결제 - 이메일로 처리
- 매주 금요일 오후 5시 - Happy hour Meeting

49

기술이전센터의 일상

■ 기술이전센터의 한 달

- 월 1회 Staff Meeting
 - 마지막 주에 열리며, 2시간 정도
 - 매달 한 명씩 토픽 발표
 - 기술, 특허, 사업화 등
- 발표 후 그 달 실적보고
 - 발명신고, 신규계약, 창업 건수
 - 출원, 계속출원, 등록, 포기 건수
 - 기술이전 수입, 특허비용, 지출내역
 - 당해 월 또는 분기와 회계연도 별



50

기술이전센터의 일상

■ 기술이전센터의 일년

- 년 1회 전체직원 Retreat
 - 대개 5월 경에 하루 일정으로 개최
 - 장소는 주변 호텔이나 산장
 - 센터장이 기술이전센터의 운영방향이나 직원들의 평가기준 발표
 - 각 팀별로 팀의 업무를 소개
 - 업무와 관련된 퀴즈대회 개최
- 크리스마스 및 송년 파티
 - 12월 중순 경에 외부의 음식점
 - 온 가족이 함께 참석
 - 우수 직원 시상



감사합니다

한국연락처 : 유완식 변리사 (youws@hanmail.net)
서울시 강남구 역삼동 648-23 여삼빌딩 11층
(5T국제특허법률사무소)
Tel. 02-2051-1271, Cell. 011-9245-1625

미국연락처 : Wan Sik YOU (wy75@cornell.edu)
Cornell University (CCTEC)
395 Pine Tree Road, Suite 310, Ithaca, NY, 14850
Cell. 1-607-220-3456